PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-023122

(43) Date of publication of application: 23.01.2002

(51)Int.Cl.

G02F 1/035 H04B 10/152 H04B 10/142 H04B 10/04 H04B 10/06 H04B 10/28 H04B 10/26 H04B 10/14 // G02F 1/03

(21)Application number: 2000-199897

(71)Applicant: MITSUBISHI ELECTRIC CORP

(22)Date of filing:

30.06.2000

(72)Inventor: KOBAYASHI TATSUYA

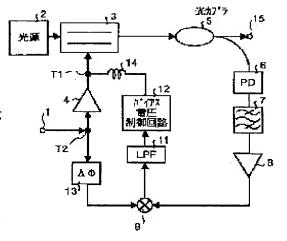
ISHIDA KAZUYUKI SHIMIZU KATSUHIRO KOBAYASHI YUKIO

(54) OPTICAL TRANSMITTER, AND BIAS VOLTAGE CONTROL METHOD FOR OPTICAL MODULATOR USED THEREFOR

(57)Abstract:

PROBLEM TO BE SOLVED: To easily control a bias voltage even in ≥10 GHz band of a driving signal and to prevent the quality of an optical output signal from being deteriorated due to waveform deterioration.

SOLUTION: This optical transmitter is provided with a Mach–Zehnder optical modulator 3, a light source 2 for inputting an optical signal of continuous light to the Mach–Zehnder optical modulator 3, a driving circuit 4 for inputting a driving signal to the Mach–Zehnder optical modulator 3, an optical coupler 5 for taking out a part of the output optical signal, a photodiode 6 for converting the taken–out output optical signal into an electric signal, a band–pass filter 7 and preamplifier 8 for extracting the frequency components of the driving signal contained in this electric signal, a mixer 9 for synchronously detecting the driving signal and the frequency components outputted from preamplifier 8, and a bias voltage control circuit 12 for controlling a bias voltage based on the phase–comparison result by the synchronous detection inputted via a low–pass filter 11.



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-23122 (P2002-23122A)

(43)公開日 平成14年1月23日(2002.1.23)

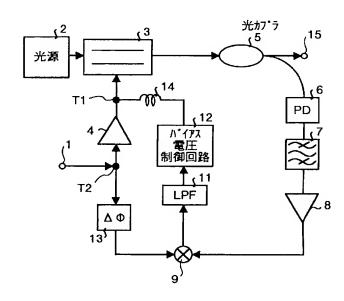
(51) Int.Cl. ⁷		識別記号		FΙ				テ	-7]-ド(参考)	
G02F	1/035			G 0	2 F	1/035			2H079	
H04B	10/152					1/03		502	5 K 0 0 2	
	10/142			H0-	4 B	9/00		L		
10/04							Y			
	10/06									
			審査請求	未請求	請求	項の数5	OL	(全 11 頁)	最終頁に続く	
(21)出願番号		特願2000-199897(P2000-199897)		(71)出願人		000006	000006013			
						三菱電	機株式	会社		
(22)出顧日		平成12年6月30日(2000.6.30)				東京都	千代田	区丸の内二丁	目2番3号	
				(72)発明者		1 小林	竜也			
						東京都	千代田	区丸の内二丁	目2番3号 三	
						菱電機	株式会	社内		
				(72)	発明者	千 石田	和行			
						東京都	東京都千代田区丸の内二丁目2番3号 三			
						菱電機	株式会	社内		
				(74)	代理人	100089	118			
						弁理士	酒井	宏明		
									最終頁に続く	

(54) 【発明の名称】 光送信装置およびこれに用いる光変調器のパイアス電圧制御方法

(57)【要約】

【課題】 駆動信号の帯域が10GHz以上となって も、容易にバイアス電圧制御が行え、波形劣化による出 力光信号の品質劣化を防止すること。

【解決手段】 マッハツェンダ型光変調器 3 と、マッハツェンダ型光変調器 3 に連続光の光信号を入力する光源 2 と、マッハツェンダ型光変調器 3 に駆動信号を入力する駆動回路 4 と、出力光信号の一部を取り出す光カプラ 5 と、取り出された出力光信号を電気信号に変換するフォトダイオード6 と、この電気信号内に含まれる駆動信号の周波数成分を抽出するバンドパスフィルタ 7 およびプリアンプ8 と、駆動信号とプリアンプ8 が出力した周波数成分との同期検波を行うミキサ9 と、ローパスフィルタ 1 1 を介して入力される同期検波による位相比較結果をもとに、バイアス電圧を制御するバイアス電圧制御回路 1 2 とを備える。



【特許請求の範囲】

【請求項1】 駆動信号の2倍の周波数をもつ光パルス 列を送信出力する光送信装置において、

マッハツェンダ型の光変調器と、

前記光変調器に光信号を入力する光源と、

前記光変調器に前記駆動信号を入力する駆動手段と、 前記光変調器から出力された光信号の一部を取り出し、 電気信号に変換する変換手段と、

前記変換手段によって変換された電気信号内に含まれる 前記駆動信号の周波数成分を抽出する抽出手段と、

前記駆動手段に入力される前記駆動信号と前記抽出手段 によって抽出された前記駆動信号の周波数成分との位相 比較を行う位相比較手段と、

前記位相比較結果をもとに、前記光変調器に印加される バイアス電圧を制御するバイアス電圧制御手段と、 を備えたことを特徴とする光送信装置。

【請求項2】 前記位相比較手段は、

前記駆動手段に入力される信号と前記抽出手段が抽出し た前記駆動信号の周波数成分とをミキシングするミキサ と、

前記ミキサからの出力のうちの低周波成分を透過させる ローパスフィルタと、を備え、

前記バイアス電圧制御手段は、前記ローパスフィルタからの出力をもとに、前記バイアス電圧を制御することを特徴とする請求項1に記載の光送信装置。

【請求項3】 前記光源は、前記駆動信号に同期した該 駆動信号の2倍のビットレートで変調された光パルスを 生成し、該光パルスを前記光変調器に入力し、

前記光変調器は、前記駆動信号によって前記光パルスを パルス変調出力することを特徴とする請求項1または2 30 に記載の光送信装置。

【請求項4】 前記駆動信号の極性を反転させる移相器 をさらに備え、

前記光変調器は、一方の電極に前記駆動信号が印加され、他方の電極に前記移相器によって極性が反転された 駆動信号が印加され、該2つの駆動信号によって前記光 源から出力される光信号をプッシュプルに変調出力する ことを特徴とする請求項1~3のいずれか一つに記載の 光送信装置。

【請求項5】 マッハツェンダ型の光変調器に光信号を入力するとともに、駆動信号およびバイアス電圧を印加し、該駆動信号の2倍の周波数をもつ光パルス列を送信

I (t) = k {1 + cos ($\beta \cdot S$ (t) + δ)} ... (1)

である。ここで、「k」は、比例係数であり、「 β 」は、変調度であり、「 δ 」は、マッハツェンダ型光変調器の動作点の位相である。

【0005】変調信号S(ι)を2値のディジタル信号 とし、変調度 β を $\beta = \pi$ とし、適切なDC電圧(バイア ス電圧)をマッハツェンダ型光変調器に印加して初期の 位相 δ を $\delta = \pi$ /2とすると、マッハツェンダ型光変調 50 出力する光送信装置に用いる光変調器のバイアス電圧制 御方法において、

前記光変調器から出力された光信号の一部を取り出し、 電気信号に変換する変換工程と、

前記変換工程によって変換された電気信号内の前記駆動 信号の周波数成分を抽出する抽出工程と、

前記駆動工程に入力される信号と前記抽出工程によって 抽出された前記駆動信号の周波数成分との位相比較を行 う位相比較工程と、

前記位相比較工程による位相比較結果をもとに、前記光 変調器に印加されるバイアス電圧を制御するバイアス電 圧制御工程と、

を含むことを特徴とする光送信装置に用いる光変調器の バイアス電圧制御方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は、光通信システムに用いられる外部変調方式の光送信装置およびこれに用いる光変調器のバイアス電圧制御方法に関し、特に、マッハツェンダ型の光変調器を用いた光送信装置およびこれに用いる光変調器のバイアス電圧制御方法に関するものである。

[0002]

【従来の技術】従来から、光通信システムでは、レーザダイオードに対する駆動電流によって光変調信号を生成し、駆動電流である電気信号に比例した光の強度信号を得る直接変調方式が用いられていた。しかし、伝送速度が数Gbit/sを超える超高速・広帯域光通信システムでは、直接変調時において光の波長が変化するチャーピングが発生し、このチャーピングが伝送容量を制限する。

【0003】一方、外部変調方式は、チャーピングの発生が少なく、10GHz以上の動作帯域であっても、比較的簡単に変調することができ、超高速・広帯域の大容量光通信システムに適用されつつある。外部変調器として最も一般的な光変調器は、リチウムナイオベイト(LiNbO3:Lithium Niobate)を用いたマッハツェンダ(Mach-Zehnder)型光変調器である。

【0004】このマッハツェンダ型光変調器を用いて、変調信号S(t)で変調した出力光信号I(t)は、次式(1)で表される。すなわち、

器は、変調信号S (t) に比例してオン/オフする出力 光信号I (t) を出力する。

【0006】ここで、変調度 β を β = 2π とし、適切なバイアス電圧をマッハツェンダ型光変調器に印加して初期の位相 δ を δ = 0 とし、さらに変調信号 S (t) として、繰り返し周波数 R の正弦波を入力すると、出力光信号 I (t) は、次式(2) で表される。すなわち、

2

I (t) = k {1 + cos (2 π · sin (2 π R (t))} ... (2)

である。したがって、式(2)が示す出力光信号 I (t)は、繰り返し周波数 R の 2 倍の繰り返し周波数 2 R でオン/オフする光信号として出力される。

【0007】ここで、位相 δ の値が一定であれば、問題ないが、通常のリチウムナイオベイトを用いた光変調器では、その動作点がドリフトしてしまうという問題点がある。このドリフトには、温度変化がもたらす焦電効果による熱ドリフトと、光変調器の電極に印加したバイアス電圧が光変調器の素子表面上に形成する電荷分布によって生起するDCドリフトとの2つのドリフトがある。これらのドリフトによる動作点変動を補償するには、最適な動作点となるようにバイアス電圧を光変調器に印加する必要がある。

【0008】図8は、このリチウムナイオベイトを用いた光変調器に印加されるバイアス電圧を安定化させることができる従来の光送信装置の構成を示すブロック図である(特開平5-142504号公報参照)。図8において、光源101から出射された連続光は、リチウムナイオベイトを用いたマッハツェンダ型光変調器103に入力される。マッハツェンダ型光変調器103には、終端器114が接続されるとともに、接続点TTを介してマッハツェンダ型光変調器103を駆動する駆動信号およびバイアス電圧が印加される。

【0009】マッハツェンダ型光変調器103によって変調された出力光信号は、分波器104を介して出力端120に出力されるとともに、一部の出力光信号は、フォトダイオード105に入力される。フォトダイオード105は、入力された一部の出力光信号を電気信号に変換し、プリアンプ106によって、この電気信号を増幅30し、同期検波回路107に出力する。

【0010】同期検波回路107は、プリアンプ106から入力された電気信号とディザ信号発生器112から出力された低周波信号との同期検波を行う。同期検波回路107は、ミキサ117を有し、プリアンプ106から入力された電気信号とディザ信号発生器112から出力された低周波信号とをミキシングする。ミキシングされた信号は、演算増幅器108を介して低域透過フィルタ109に入力され、低域透過された信号は、バイアス電圧制御回路110に出力される。

【0011】バイアス電圧制御回路110は、DC電源118と加算器119とを有し、加算器119は、同期検波回路107から出力された信号と、DC電源118から出力されたバイアス電圧を加算し、インダクタ111を介して、接続点TTからマッハツェンダ型光変調器103にバイアス電圧として出力する。一方、駆動信号は、入力端121から入力され、駆動回路124を介して低周波重畳回路113に出力する。低周波重畳回路113は、入力された駆動信号とディザ信号発生器112から出力された低周波信号とを重畳し、コンデンサを介

し、接続点TTからマッハツェンダ型光変調器103に 駆動信号として印加する。したがって、接続点TTから は、ともに低周波信号が重畳された駆動信号、およびバ イアス電圧制御されたバイアス電圧がマッハツェンダ型 光変調器103に印加されることになる。

【0012】ここで、図9~図11を参照して、従来の 光送信装置によるマッハツェンダ型光変調器のバイアス 電圧制御方法について説明する。図9は、バイアス電圧 (位相δ) が適正な値である場合におけるマッハツェン ダ型光変調器103による変調動作を説明する図であ る。図9において、マッハツェンダ型光変調器103の 動作特性曲線130は、式(1)で示した動作特性曲線 を示し、バイアス電圧(位相δ)が適正に設定された状 態を示している。この場合、マッハツェンダ型光変調器 103に、低周波信号が重畳された駆動信号(入力信 号) 131が入力されると、駆動信号131は、動作特 性曲線130によって変調され、出力光信号132とし て出力される。この出力光信号132には、駆動信号に 重畳された低周波信号の低周波成分(「「Hz]) が含 まれておらず、低周波成分([[Hz])の2倍の低周 波成分(2 f [Hz])が発生している。したがって、 出力光信号132の一部をフォトダイオード105で受 光し、さらにプリアンプ106で増幅した後、同期検波 回路107によって同期検波した信号の出力は、「0」 となる。この場合、バイアス電圧制御回路110の加算 器119において加算される信号成分はないため、現在 のバイアス電圧がそのまま維持され、マッハツェンダ型 光変調器103に印加される。

【0013】一方、図10は、バイアス電圧が適正な値 に比してやや高い値である場合におけるマッハツェンダ 型光変調器103による変調動作を説明する図である。 図10において、マッハツェンダ型光変調器103の動 作特性曲線140は、バイアス電圧が適正な値に比して やや高い値に設定された状態を示している。この場合、 マッハツェンダ型光変調器103に、低周波信号が重畳 された駆動信号131と同じ駆動信号141がマッハツ エンダ型光変調器103に入力されると、駆動信号14 1は、動作特性曲線140によって変調され、出力光信 号142として出力される。この出力光信号142は、 駆動信号に重畳された低周波信号の低周波成分 (f [H 2])が含まれ、この低周波成分(f[Hz])の位相 は、駆動信号に重畳された低周波成分 (f [Hz]) の 位相に対して反転している。したがって、同期検波回路 107は、低周波成分(f [Hz])を同期検波すると ともに、その出力を「負」電圧としてバイアス電圧制御 回路110に出力する。この場合、バイアス電圧制御回 路110の加算器119は、DC電源118から出力さ れるバイアス電圧に負の電圧を加算し、現在のバイアス 電圧を小さくし、適正なバイアス電圧の値に近づける制

4

御を行う。

【0014】また、図11は、バイアス電圧が適正な値 に比してやや低い値である場合におけるマッハツェンダ 型光変調器103による変調動作を説明する図である。 図11において、マッハツェンダ型光変調器103の動 作特性曲線150は、バイアス電圧が適正な値に比して やや低い値に設定された状態を示している。この場合、 マッハツェンダ型光変調器103に、低周波信号が重畳 された駆動信号131と同じ駆動信号151がマッハツ エンダ型光変調器103に入力されると、駆動信号15 1は、動作特性曲線150によって変調され、山力光信 号152として出力される。この出力光信号152は、 駆動信号に重畳された低周波信号の低周波成分 (f [H z]) が含まれ、この低周波成分 (f [IIz]) の位相 は、駆動信号に重畳された低周波成分(f [IIz])の 位相に一致している。したがって、同期検波回路107 は、低周波成分(f[Hz])を同期検波するととも に、その出力を「正」電圧としてバイアス電圧制御回路 110に出力する。この場合、バイアス電圧制御回路1 10の加算器119は、DC電源118から出力される バイアス電圧に正の電圧を加算し、現在のバイアス電圧 を大きくし、適正なバイアス電圧の値に近づける制御を 行う。

【0015】このようにして、従来の光送信装置のマッハツェンダ型光変調器に印加されるバイアス電圧制御では、マッハツェンダ型光変調器103から出力される出力光信号の一部を検出し、バイアス電圧の最適動作点からのずれに対応した誤差信号を同期検波回路107が生成し、バイアス電圧制御回路110が、この誤差信号が小さくなるようにバイアス電圧を制御し、安定したバイアス電圧を維持するようにしている。

[0016]

【発明が解決しようとする課題】ところで、上述した従来の光送信装置のマッハツェンダ型光変調器103に印加されるバイアス電圧制御では、駆動信号に低周波信号を重畳するようにしているが、この低周波信号を駆動信号に重畳する低周波重畳回路113は、図示しない電圧制御アッテネータや電圧制御可変利得増幅器などのデバイスを用いているため、駆動信号の帯域が10GHz以上になると、これらのデバイスの動作帯域が不足し、マッハツェンダ型光変調器103に印加すべき駆動信号に波形歪みが発生することによって、出力光信号の品質劣化が生ずるという問題点があった。

【0017】また、従来の光送信装置のマッハツェンダ型光変調器103では、変調時の最適動作点のドリフトをモニタするために、ディザ信号である低周波信号を駆動信号に重畳しなければならず、ディザ信号発生器112および低周波重畳回路113を必要とし、小型軽量化を阻害するという問題点があった。

【0018】なお、従来の光送信装置は、駆動信号の繰

6

り返し周波数Rに比例した出力光信号を得るものであったが、駆動信号の繰り返し周波数Rの2倍の繰り返し周波数2Rをもつ出力光信号を出力する光送信装置であっても、マッハツェンダ型光変調器におけるバイアス電圧の安定化制御ができることが要望されている。

【0019】この発明は上記に鑑みてなされたもので、駆動信号の帯域が10GHz以上となっても、容易にバイアス電圧の安定化制御を行って出力光信号の品質劣化を防止でき、駆動信号の繰り返し周波数Rの2倍の繰り返し周波数2Rをもつ出力光信号を出力する場合について、容易にバイアス電圧の安定化制御を行うことができる光送信装置およびこれに用いる光変調器のバイアス電圧制御方法を得ることを目的とする。

[0020]

【課題を解決するための手段】上記目的を達成するため、この発明にかかる光送信装置は、駆動信号の2倍の周波数をもつ光パルス列を送信出力する光送信装置において、マッハツェンダ型の光変調器と、前記光変調器に対した変調器に前記駆動信号を入力する駆動手段と、前記光変調器から出力された光信号の一部を取り出し、電気信号に変換する変換手段と、前記変換手段によって変換された電気信号内に含まれる前記駆動信号の周波数成分を抽出する抽出手段と、前記駆動手段に入力される信号と前記抽出手段によって抽出された前記駆動信号の周波数成分との位相比較を行う位相比較手段と、前記位相比較結果をもとに、前記光変調器に印加されるバイアス電圧を制御するバイアス電圧制御手段と、を備えたことを特徴とする。

【0021】この発明によれば、駆動手段が、マッハツェンダ型の前記光変調器に駆動信号を入力し、光源から入力される光信号を変調出力し、変換手段が、前記光変調器から出力された光信号の一部を取り出し、電気信号に変換し、抽出手段が、前記変換手段によって変換された電気信号内に含まれる前記駆動信号の周波数成分を抽出し、位相比較手段が、前記駆動手段に入力される信号と前記抽出手段によって抽出された前記駆動信号の周波数成分との位相比較を行い、バイアス電圧制御手段が、前記位相比較結果をもとに、前記光変調器に印加されるバイアス電圧をフィードバック制御するようにしている。

【0022】つぎの発明にかかる光送信装置は、上記の発明において、前記位相比較手段は、前記駆動手段に入力される信号と前記抽出手段が抽出した前記駆動信号の周波数成分とをミキシングするミキサと、前記ミキサからの出力のうちの低周波成分を透過させるローパスフィルタと、を備え、前記バイアス電圧制御手段は、前記ローパスフィルタからの出力をもとに、前記バイアス電圧を制御することを特徴とする。

【0023】この発明によれば、位相比較手段のミキサが、前記駆動手段に入力される信号と前記抽出手段が抽

出した前記駆動信号の周波数成分とをミキシングして、 同期検波を行い、ローパスフィルタが、前記ミキサから の出力のうちの低周波成分を透過させ、前記バイアス電 圧制御手段が、前記ローパスフィルタからの出力をもと に、前記バイアス電圧を制御するようにしている。

【0024】つぎの発明にかかる光送信装置は、上記の発明において、前記光源は、前記駆動信号に同期した該駆動信号の2倍のビットレートで変調された光パルスを生成し、該光パルスを前記光変調器に入力し、前記光変調器は、前記駆動信号によって前記光パルスをパルス変 10調出力することを特徴とする。

【0025】この発明によれば、前記光源が、前記駆動信号に同期した該駆動信号の2倍のビットレートで変調された光パルスを生成し、該光パルスを前記光変調器に入力し、前記光変調器が、前記駆動信号によって前記光パルスをパルス変調出力するようにしている。

【0026】つぎの発明にかかる光送信装置は、上記の発明において、前記駆動信号の極性を反転させる移相器をさらに備え、前記光変調器は、一方の電極に前記駆動信号が印加され、他方の電極に前記移相器によって極性 20が反転された駆動信号が印加され、該2つの駆動信号によって前記光源から出力される光信号をプッシュプルに変調出力することを特徴とする。

【0027】この発明によれば、光変調器の一方の電極に前記駆動信号が印加され、他方の電極に、移相器によって極性が反転された駆動信号が印加され、該2つの駆動信号によって前記光源から出力される光信号をプッシュプルに変調出力するようにしている。

【0028】つぎの発明にかかる光送信装置に用いる光変調器のバイアス電圧制御方法は、マッハツェンダ型の光変調器に光信号を入力するとともに、駆動信号およびバイアス電圧を印加し、該駆動信号の2倍の周波数をもつ光パルス列を送信出力する光送信装置に用いる光変調器のバイアス電圧制御方法において、前記光変調器から出力された光信号の一部を取り出し、電気信号に変換する変換工程と、前記変換工程によって変換された電気信号内の前記駆動信号の周波数成分を抽出する抽出工程と、前記駆動工程に入力される信号と前記抽出工程と、前記駆動工程に入力される信号と前記抽出工程によって抽出された前記駆動信号の周波数成分との位相比較を行う位相比較工程と、前記位相比較工程による位相比較結果をもとに、前記光変調器に印加されるバイアス電圧制御するバイアス電圧制御工程と、を含むことを特徴とする。

【0029】この発明によれば、変換工程によって、マッハツェンダ型の前記光変調器から出力された光信号の一部を取り出し、電気信号に変換し、抽出工程によって、前記変換工程によって変換された電気信号内の前記駆動信号の周波数成分を抽出し、位相比較工程によって、前記駆動工程に入力される信号と前記抽出工程によって抽出された前記駆動信号の周波数成分との位相比較

8

を行い、バイアス電圧制御工程によって、前記位相比較 工程による位相比較結果をもとに、前記光変調器に印加 されるバイアス電圧をフードバック制御するようにして いる。

[0030]

【発明の実施の形態】以下に添付図面を参照して、この 発明にかかる光送信装置およびこれに用いる光変調器の バイアス電圧制御方法の好適な実施の形態を詳細に説明 する。

【0031】実施の形態1.図1は、この発明の実施の形態1である光送信装置の構成を示すブロック図である。図1において、光源2から出射された連続光は、リチウムナイオベイトを用いたマッハツェンダ型光変調器3には、接続点T1を介してマッハツェンダ型光変調器3を駆動する駆動信号およびバイアス電圧が印加される。マッハツェンダ型光変調器3は、バイアス電圧によって設定された動作特性曲線を有し、この動作特性曲線に対応し、入力された駆動信号によって光源2からの連続光を変調し、出力光信号として出力する。

【0032】マッハツェンダ型光変調器3によって変調された出力光信号は、光カプラ5を介して出力端15に出力されるとともに、一部の出力光信号は、フォトダイオード6に入力される。フォトダイオード6は、入力された一部の出力光信号を電気信号に変換し、バンドパスフィルタ7に出力する。バンドパスフィルタ7に出力する。ボンドパスフィルタ7は、入力された電気信号のうち、駆動信号の繰り返し周波数成分(R[Hz])を透過させ、プリアンプ8に出力する。プリアンプ8は、透過した周波数成分(R[Hz])を増幅し、ミキサ9に出力する。

【0033】一方、入力端1から入力され、マッハツェンダ型光変調器3を駆動する駆動信号は、接続点T2を介して、駆動回路4および移相器13に出力される。駆動回路4に入力された駆動信号は、接続点T1を介してマッハツェンダ型光変調器3に印加される。また、移相器13に入力された駆動信号は、位相調整され、ミキサ9に出力される。

【0034】ミキサ9は、プリアンプ8から入力された信号と移相器13から入力された駆動信号とをミキシングし、同期検波を行う。ミキシングされた信号は、ローパスフィルタ11に入力され、低周波成分のみを透過させ、バイアス電圧制御回路12に出力する。バイアス電圧制御回路12は、ローパスフィルタ11から出力された低周波成分の値をもとに、マッハツェンダ型光変調器3のバイアス電圧が最適動作点となるバイアス電圧を出力し、インダクタ14および接続点T1を介して、マッハツェンダ型光変調器3に印加する。

【0035】ここで、図2~図4を参照して、図1に示した光送信装置によるマッハツェンダ型光変調器3のバイアス電圧制御について説明する。図2は、バイアス電

【0036】光カプラ5によって、一部の出力光信号20cが分岐され、フォトダイオード6によって検出され、電気信号に変換された信号は、バンドパスフィルタ7に出力される。バンドパスフィルタ7は、出力光信号20c内に含まれる駆動信号20bに対応した繰り返し周波数R成分のみを透過させ、バンドパスフィルタ出力信号20dとして、プリアンプ8に出力する。この場合、フォトダイオード6から入力された電気信号内には、繰り返し周波数R成分が含まれていないため、バンドパスフィルタ出力信号20dの値は、「0」となる。したがって、プリアンプ8からミキサ9に出力される信号出力も、「0」となる。

【0037】一方、ミキサ9には、移相器13を介して駆動信号20bの位相を調整した移相器出力信号20eと、が入力される。ミキサ9は、移相器出力信号20eと、バンドバスフィルタ出力信号20dを増幅した信号とをミキシングによって同期検波し、ミキサ出力信号20dとしてローパスフィルタ11に出力する。この場合、バンドパスフィルタ出力信号20dを増幅した信号の値は「0」であるため、ミキサ出力信号20fの値も「0」となる。したがって、ローパスフィルタ11からバイアス電圧制御回路12に出力される信号の値も「0」となり、バイアス電圧制御回路12は、現在のバイアス電圧を維持したバイアス電圧を、インダクタ14および接続点T1を介してマッハツェンダ型光変調器3に印加する。

【0038】これに対し、図3は、マッハツェンダ型光変調器3に印加されるバイアス電圧が適正な値に比してやや高い値である場合におけるマッハツェンダ型光変調器3による変調動作を説明する図である。図3に示したマッハツェンダ型光変調器3の動作特性曲線21aは、図2に示した動作特性曲線20aに比して、バイアス電圧がやや高い値に設定された状態となっている。

【0039】光カプラ5によって、一部の出力光信号2 1 c が分岐され、フォトダイオード6によって検出され、電気信号に変換された信号は、バンドパスフィルタ7に出力される。バンドパスフィルタ7は、出力光信号21 c 内に含まれ、駆動信号20 b と同じ駆動信号21 b に対応した繰り返し周波数R 成分のみを透過させ、バ ンドパスフィルタ出力信号21dとして、プリアンプ8に出力する。この場合、フォトダイオード6から入力された電気信号内には、繰り返し周波数R成分が含まれているため、図3に示すようなバンドパスフィルタ出力信号21dの波形を出力する。さらに、プリアンプ8は、この繰り返し周波数R成分のバンドパスフィルタ出力信号21dを増幅し、ミキサ9に出力する。

【0040】一方、ミキサ9には、図2と同様に、移相 器13を介して駆動信号20bと同じ駆動信号21bの 位相を調整した移相器出力信号21eが入力される。ミ キサ9は、移相器出力信号21eと、バンドパスフィル タ出力信号21 dを増幅した信号とをミキシングによっ て同期検波し、ミキサ出力信号21fとしてローパスフ イルタ11に出力する。この場合、ミキサ出力信号21 f は、図3に示すような信号として出力される。ここ で、移相器出力信号21cと、バンドパスフィルタ出力 信号21dを増幅した信号とは、位相が一致しているた め、ミキサ出力信号21fの値は、「正」の値として出 力される。このミキサ出力信号21fは、ローパスフィ ルタ11を介してバイアス電圧制御回路12に入力さ れ、バイアス電圧制御回路12は、現在のバイアス電圧 に、入力されたミキサ出力信号21fの値に比例する値 を加算し、この加算したバイアス電圧を、インダクタ1 4および接続点T1を介してマッハツェンダ型光変調器 3に印加する。これによって、マッハツェンダ型光変調 器3の動作点が最適動作点に近づく。

【0041】これに対し、図4は、マッハツェンダ型光変調器3に印加されるバイアス電圧が適正な値に比してやや低い値である場合におけるマッハツェンダ型光変調器3による変調動作を説明する図である。図4に示したマッハツェンダ型光変調器3の動作特性曲線22aは、図2に示した動作特性曲線20aに比して、バイアス電圧がやや高い値に設定された状態となっている。

【0042】光カプラ5によって、一部の出力光信号22cが分岐され、フォトダイオード6によって検出され、電気信号に変換された信号は、バンドパスフィルタ7に出力される。バンドパスフィルタ7は、出力光信号22c内に含まれ、駆動信号20bと同じ駆動信号22bに対応した繰り返し周波数R成分のみを透過させ、バンドパスフィルタ出力信号22dとして、プリアンプ8に出力する。この場合、フォトダイオード6から入力された電気信号内には、繰り返し周波数R成分が含まれているため、図4に示すようなバンドパスフィルタ出力信号22dの波形を出力する。さらに、プリアンプ8は、この繰り返し周波数R成分のバンドパスフィルタ出力信号22dを増幅し、ミキサ9に出力する。

【0043】一方、ミキサ9には、図2と同様に、移相器13を介して駆動信号20bと同じ駆動信号22bの位相を調整した移相器出力信号22eが入力される。ミキサ9は、移相器出力信号22eと、バンドパスフィル

タ出力信号22dを増幅した信号とをミキシングによっ て同期検波し、ミキサ出力信号22[としてローパスフ ィルタ11に出力する。この場合、ミキサ出力信号22 fは、図4に示すような信号として出力される。ここ で、移相器出力信号22eと、バンドパスフィルタ出力 信号22dを増幅した信号とは、位相が反転しているた め、ミキサ出力信号22fの値は、「負」の値として出 力される。このミキサ出力信号22fは、ローパスフィ ルタ11を介してバイアス電圧制御回路12に入力さ れ、バイアス電圧制御回路12は、現在のバイアス電圧 に、入力されたミキサ出力信号22fの値に比例する値 を加算、すなわち減算され、この減算したバイアス電圧 を、インダクタ14および接続点T1を介してマッハツ ェンダ型光変調器3に印加する。これによって、マッハ ツェンダ型光変調器3の動作点が最適動作点に近づく。 【0044】このようにして、この光送信装置では、ミ キサ出力信号20f~22fが示すバイアス電圧の誤差 信号をもとに、バイアス電圧制御回路12が、マッハツ エンダ型光変調器3の動作点を最適動作点に修正するフ ィードバック制御を行うようにしている。ここで、ミキ 20

り、これによってバイアス電圧制御が確実になされる。 【0045】なお、上述した光送信装置のプリアンプは、リミッタアンプによって実現されることが好ましい。また、バイアス電圧制御回路12は、たとえば、バイアス電圧源としてのDC電源、およびこのDC電源出力をミキサ出力信号20f~22fに応じて増幅する演算増幅器を設けることによって実現できる。さらに、バンドパスフィルタ7およびプリアンプ8によって、出力30光信号20c~22c内の繰り返し周波数R成分を抽出するようにしているが、これに代わり、PLLによって、出力光信号20c~22c内の繰り返し周波数R成分を抽出するようにしてもよい。

サ出力信号20f~22fは、バイアス電圧のずれの大

きさとともに、バイアス電圧のずれの方向をも示してお

【0046】ところで、上述した実施の形態1では、接続点T1において、駆動信号とバイアス電圧とを合成し、この合成した信号をマッハツェンダ型光変調器3に印加するようにしているが、これに限らず、駆動信号とバイアス電圧とを異なる入力端から入力するマッハツェンダ型光変調器にも適用できる。

【0047】さらに、フォトダイオード6の前段に光フィルタをさらに設けるようにしてもよい。光源2から出力される光信号に不要な波長成分や雑音成分が含まれている場合、この光フィルタによって出力光信号成分の波長を選択的に透過させることができ、この結果、全体的に精度の高いバイアス電圧制御が可能になるからである。

【0048】この実施の形態1によれば、駆動信号に、 ディザ信号のような低周波信号を重畳せずに、駆動信号 と出力光信号とから、バイアス電圧のずれを直接的に検 出し、この検出したミキサ出力信号をもとに、バイアス電圧制御を行うようにしているので、駆動信号の帯域が10GHz以上になっても、バイアス電圧制御を容易に行うことができ、駆動信号の波形歪みによる出力光信号の品質劣化を抑止することができる。

【0049】実施の形態2.つぎに、この発明の実施の 形態2について説明する。上述した実施の形態1では、 光源2が連続光を出力し、駆動信号によって、この連続 光を変調するようにしていたが、この実施の形態2で は、光源2が、駆動信号に同期した光パルスを出力し、 駆動信号を用いてマッハツェンダ型光変調器3からパル ス変調された光信号を出力できるようにしている。

【0050】図5は、この発明の実施の形態2である光送信装置の構成を示すブロック図である。図5において、光源16は、駆動信号に同期した光パルスを出力するパルス光源であり、たとえば、駆動信号の繰り返し周波数Rの2倍のビットレートを有する光パルスを出力する。その他の構成は、実施の形態1と同じであり、同一構成部分には同一符号を付している。

【0051】光源16は、たとえば、半導体レーザをゲインスイッチングして光パルスを出力する装置、ファイバ型光増幅器を用いたリング発振器、マッハツェンダ型光変調器によって連続光をパルス状に変調出力する装置などによって実現することができる。この場合、光源16から出力された光パルスは、マッハツェンダ型光変調器3によって変調されるため、出力端15から出力される出力光信号は、パルス変調されたRZ信号となる。したがって、光力プラ5を介してフォトダイオード6が検出する信号も、RZ信号となる。バンドパスフィルタ7は、繰り返し周波数R成分を透過させ、この透過させた信号をプリアンプ8によって増幅し、ミキサ9によってまサ出力信号を生成するようにしているので、実施の形態1と同様にして、バイアス電圧制御を行うことができる。

【0052】図6は、図5に示した光送信装置におけるミキサ出力信号(ミキサ出力電圧)と、このミキサ出力信号によって制御されたバイアス電圧との関係を測定した実験結果を示す図である。図6に示すように、光源16から光パルスが入力される場合であっても、ミキサ出力電圧に対応してバイアス電圧を最適動作点に制御することができる。なお、図6に示した実験結果は、ミキサ9から出力されるミキサ出力信号(誤差信号)をバイアス電圧制御回路12にフィードバックせず、ミキサ9からのミキサ出力信号をオープン状態で測定した結果である。

【0053】この実施の形態2によれば、マッハツェンダ型光変調器3に入力される光信号が光パルスであっても、マッハツェンダ型光変調器3からの出力光信号内に駆動信号の繰り返し周波数R成分が含まれている限り、マッハツェンダ型光変調器3のバイアス電圧を最適動作

点に制御することができるとともに、実施の形態1と同様に、駆動信号の帯域が10GHz以上になっても、バイアス電圧制御を容易に行うことができ、駆動信号の波形歪みによる出力光信号の品質劣化を抑止することができる。

【0054】実施の形態3.つぎに、この発明の実施の形態3について説明する。上述した実施の形態1,2では、いずれも、マッハツェンダ型光変調器3の1つの電極に駆動信号を印加して変調するようにしていたが、この実施の形態3では、マッハツェンダ型光変調器3の2つの電極のそれぞれに、極性が異なる駆動信号を印加して変調動作を行わせるプッシュプル型のマッハツェンダ型光変調器を用いるようにしている。

【0055】図7は、この発明の実施の形態3である光送信装置の構成を示すブロック図である。図7において、移相器23を設け、マッハツェンダ型光変調器3の一方の電極には、接続点T1から、駆動信号およびバイアス電圧を印加し、他方の電極には、接続点T3から、この移相器23によって位相反転された駆動信号、およびバイアス電圧が印加される。その他の構成は、実施の形態1と同じであり同一構成部分には同一符号を付している。

【0056】ここで、マッハツェンダ型光変調器3の各電極に印加される駆動信号は、極性が異なるため、プッシュプル動作がなされ、このプッシュプル動作によって、光源2から入力された光信号を変調する。このプッシュプル動作によって、出力光信号内に含まれるチャーピングが低減される。

【0057】この実施の形態3によれば、マッハツェン ダ型光変調器3の各電極に極性が異なる駆動信号を印加 30 して、プッシュプル動作を行わせるようにしているの で、出力光信号中のチャーピングを低減することがで き、結果として、出力光信号の品質劣化を一層、抑止す ることができる。

[0058]

【発明の効果】以上説明したように、この発明によれば、駆動手段が、マッハツェンダ型の前記光変調器に駆動信号を入力し、光源から入力される光信号を変調出力し、変換手段が、前記光変調器から出力された光信号の一部を取り出し、電気信号に変換し、抽出手段が、前記駆動信号の周波数成分を抽出し、位相比較手段が、前記駆動手段に入力される信号と前記抽出手段によって抽出された前記駆動信号の周波数成分との位相比較を行い、バイアス電圧制御手段が、前記位相比較結果をもとに、前記光変調器に印加されるバイアス電圧をフィードバック制御するようにしているので、前記駆動信号に、ディザ信号のような低周波信号を重畳する装置構成を設けなくても、バイアス電圧制御を行うことができ、しかも、駆動信号の帯域が10GHz以上になっても、バイアス50

電圧制御を容易に行うことができ、駆動信号の波形歪み による出力光信号の品質劣化を抑止することができると いう効果を奏する。

【0059】つぎの発明によれば、位相比較手段のミキサが、前記駆動手段に入力される信号と前記抽出手段が抽出した前記駆動信号の周波数成分とをミキシングして、同期検波を行い、ローパスフィルタが、前記ミキサからの出力のうちの低周波成分を透過させ、前記バイアス電圧制御手段が、前記ローパスフィルタからの出力をもとに、前記バイアス電圧を制御するようにしているので、バイアス電圧制御手段が用いる所望の低周波成分のみの位相比較結果を用いてバイアス電圧制御を行うことができ、簡易なバイアス電圧制御を行うことができるという効果を奏する。

【0060】つぎの発明によれば、前記光源が、前記駆動信号に同期し、該駆動信号の2倍のビットレートをもち、変調された光パルスを生成し、該光パルスを前記光変調器に入力し、前記光変調器が、前記駆動信号によって前記光パルスをパルス変調出力するようにしているので、光変調器に入力される光信号が光パルスであっても、前記駆動信号に、ディザ信号のような低周波信号を重畳する装置構成を設けずに、バイアス電圧制御を行うことができ、しかも、駆動信号の帯域が10GHz以上になっても、バイアス電圧制御を容易に行うことができ、駆動信号の波形歪みによる出力光信号の品質劣化を抑止することができるという効果を奏する。

【0061】つぎの発明によれば、光変調器の一方の電極に前記駆動信号が印加され、他方の電極に、移相器によって極性が反転された駆動信号が印加され、該2つの駆動信号によって前記光源から出力される光信号をプッシュプルに変調出力するようにしているので、出力光信号中のチャーピングを低減することができ、結果として、出力光信号の品質劣化を一層、抑止することができるという効果を奏する。

【0062】つぎの発明によれば、変換工程によって、 マッハツェンダ型の前記光変調器から出力された光信号 の一部を取り出し、電気信号に変換し、抽出工程によっ て、前記変換工程によって変換された電気信号内の前記 駆動信号の周波数成分を抽出し、位相比較工程によっ て、前記駆動工程に入力される信号と前記抽出工程によ って抽出された前記駆動信号の周波数成分との位相比較 を行い、バイアス電圧制御工程によって、前記位相比較 工程による位相比較結果をもとに、前記光変調器に印加 されるバイアス電圧をフードバック制御するようにして いるので、前記駆動信号に、ディザ信号のような低周波 信号を重畳しなくても、バイアス電圧制御を行うことが でき、しかも、駆動信号の帯域が10GHz以上になっ ても、バイアス電圧制御を容易に行うことができ、駆動 信号の波形歪みによる出力光信号の品質劣化を抑止する ことができるという効果を奏する。

【図面の簡単な説明】

【図1】 この発明の実施の形態1である光送信装置の構成を示すブロック図である。

【図2】 図1に示したマッハツェンダ型光変調器のバイアス電圧が適正な値である場合におけるマッハツェンダ型光変調器による変調動作を説明する図である。

【図3】 図1に示したマッハツェンダ型光変調器のバイアス電圧が適正な値に比してやや高い値である場合におけるマッハツェンダ型光変調器による変調動作を説明する図である。

【図4】 図1に示したマッハツェンダ型光変調器のバイアス電圧が適正な値に比してやや低い値である場合におけるマッハツェンダ型光変調器による変調動作を説明する図である。

【図5】 この発明の実施の形態2である光送信装置の 構成を示すブロック図である。

【図6】 図5に示した光送信装置によるミキサ出力電圧とバイアス電圧との関係を測定した実験結果を示す図である。

【図7】 この発明の実施の形態3である光送信装置の構成を示すブロック図である。

【図8】 従来の光送信装置の構成を示すブロック図である。

【図9】 図8に示したマッハツェンダ型光変調器のバイアス電圧が適正な値である場合におけるマッハツェンダ型光変調器による変調動作を説明する図である。

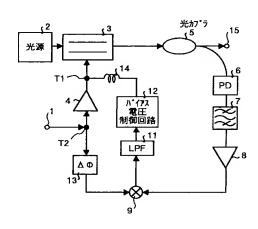
【図10】 図8に示したマッハツェンダ型光変調器のバイアス電圧が適正な値に比してやや高い値である場合におけるマッハツェンダ型光変調器による変調動作を説明する図である。

「図11】 図8に示したマッハツェンダ型光変調器のバイアス電圧が適正な値に比してやや低い値である場合におけるマッハツェンダ型光変調器による変調動作を説明する図である。

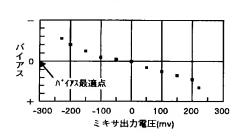
【符号の説明】

1 入力端、2,16 光源、3 マッハツェンダ型光変調器、4 駆動回路、5 光カプラ、6 フォトダイオード、7 バンドパスフィルタ、8 プリアンプ、9ミキサ、11 ローパスフィルタ、12 バイアス電圧制御回路、13,23 移相器、14 インダクタ、15 出力端、T1、T2 接続点。

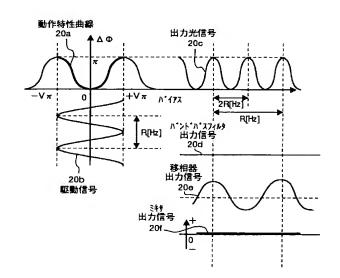
【図1】



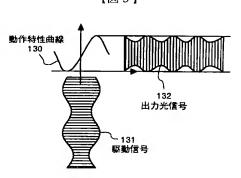
【図6】

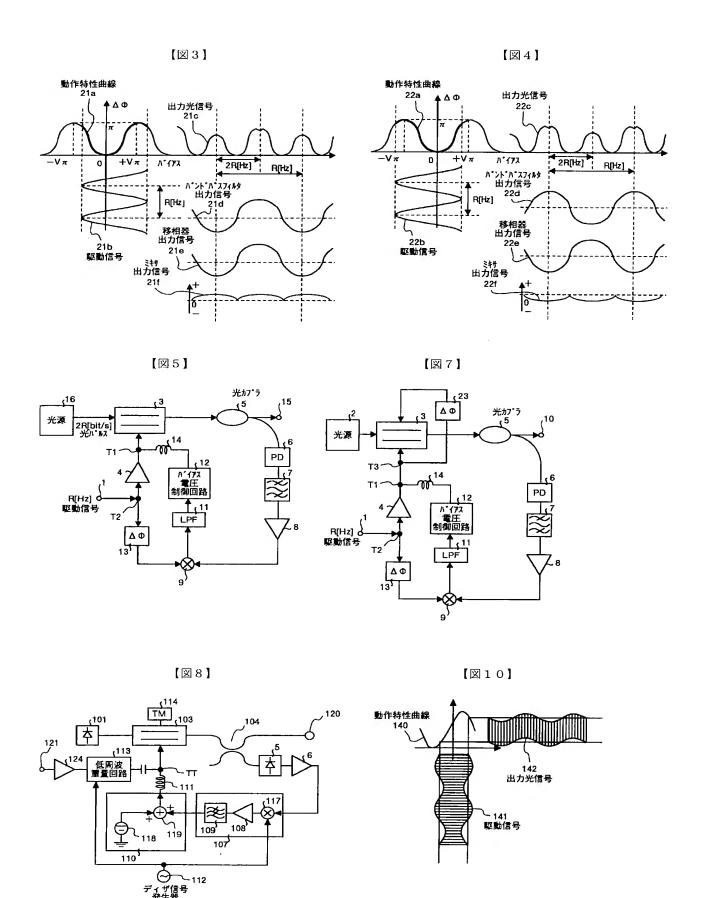


【図2】

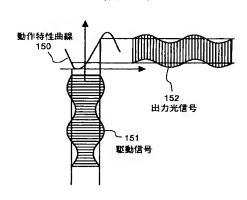


【図9】





【図11】



フロントページの続き

(51) Int.C1.⁷ 識別記号 F I テーマコート*(参考)

H 0 4 B 10/28

10/26

10/14

// G 0 2 F 1/03 5 0 2

(72) 発明者 清水 克宏

東京都千代田区丸の内二丁日2番3号 三

菱電機株式会社内

(72) 発明者 小林 由紀夫

東京都千代田区丸の内二丁目 2番 3 号 三 菱電機株式会社内

Fターム(参考) 2HO79 AAO2 BAO1 CAO4 DAO2 EAO5

FA01 FA02 FA04 IIA11

5K002 AA02 BA02 CA15 DA07